**Лабораторная работа № 11**

**Тема:** Разработка и отладка программы с использованием команд пересылки и сравнения кодов. Исследование командного цикла МП при выполнении команд пересылки и сравнения кодов.

**Цель:** Научиться разрабатывать и осуществлять отладку программы с использованием команд пересылки и сравнения кодов, исследовать командный цикл МП при выполнении команд пересылки и сравнения кодов.

**Самойлов Александр**

**Индивидуальное задание:**

Составьте алгоритм и программу, записывающую массив из 6 элементов:

1,5,12,34,2,56 – 10-ричная система

1,5,F,22,2,38 – 16-ричная система

в память, начиная с адреса ОЗУ 0800Н; найдите элемент массива, равный 2(2); предыдущий за ним элемент перешлите в регистр B.

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Адрес ОЗУ** | **Мнемоника** | **2-ый код** | **16-ый код** | **Комментарий** | **Признаки результата операции** | | | | |
| **Z** | **S** | **P** | **C** | **AC** |
| 0000 | LXI H | 00100001 | 21 | <0800>→ (H,L) | - | - | - | - | - |
| 0001 |  |  | 00 |  | - | - | - | - | - |
| 0002 |  |  | 08 |  | - | - | - | - | - |
| 0003 | MVI M | 00110110 | 36 | <01> → [(H, L)] | - | - | - | - | - |
| 0004 |  |  | 01 |  | - | - | - | - | - |
| 0005 | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 0006 | MVI M | 00110110 | 36 | <05> → [(H, L)] | - | - | - | - | - |
| 0007 |  |  | 05 |  | - | - | - | - | - |
| 0008 | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 0009 | MVI M | 00110110 | 36 | <0F> → [(H, L)] | - | - | - | - | - |
| 000A |  |  | 0F |  | - | - | - | - | - |
| 000B | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 000C | MVI M | 00110110 | 36 | <22> → [(H, L)] | - | - | - | - | - |
| 000D |  |  | 22 |  | - | - | - | - | - |
| 000E | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 000F | MVI M | 00110110 | 36 | <02> → [(H, L)] | - | - | - | - | - |
| 0010 |  |  | 02 |  | - | - | - | - | - |
| 0011 | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 0012 | MVI M | 00110110 | 36 | <38> → [(H, L)] | - | - | - | - | - |
| 0013 |  |  | 38 |  | - | - | - | - | - |
| 0014 | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 0015 | MVI A | 00110110 | 3E | <02> → [(H, L)] | - | - | - | - | - |
| 0016 |  |  | 02 |  | - | - | - | - | - |
| 0017 | LXI H | 00100001 | 21 | <0801>→ (H,L) | - | - | - | - | - |
| 0018 |  |  | 01 |  | - | - | - | - | - |
| 0019 |  |  | 08 |  | - | - | - | - | - |
| 001A | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | - | - | - | - | - |
| 001B | CMP M | 10111110 | BE | (A)→ [(H,L)] | - | - | - | - | - |
| 001C | JNZ | 11000010 | C2 | /Z=0/ | - | + | - | + | - |
| 001D |  |  | 1A |  | - | - | - | - | - |
| 001E |  |  | 00 |  | - | - | - | - | - |
| 001F | INX H | 00100011 | 23 | (H,L)+1 → (H,L) | + | + | + | + | - |
| 0020 | MOV B, M | 01001110 | 46 | [(H,L)] → (B) | - | - | - | - | - |
| 0021 | HLT | 01110110 | 76 | Останов | - | - | - | - | - |

Ответ: <38> → (B).

Блок-схема:

Начало

<0800>→ (H,L)

<01> → [(H, L)]

A

(H,L)+1 → (H,L)

<22> → [(H, L)]

(H,L)+1 → (H,L)

<0F> → [(H, L)]

(H,L)+1 → (H,L)

<05> → [(H, L)]

(H,L)+1 → (H,L)

Конец

[(H,L)] →(B)

(H,L)+1 → (H,L)

Да

Z = 0

(A)→ [(H,L)]

(H,L)+1 → (H,L)

<0801>→ (H,L)

<02> → [(H, L)]

(H,L)+1 → (H,L)

<38> → [(H, L)]

(H,L)+1 → (H,L)

<02> → [(H, L)]

A

**Т1 Т2**

Буфер данных

Счетчик команд

Буфер адреса

ША

**Т3**

ВнешнШД

Буфер данных

**Т4**

Аккумулятор

ВнутрШД

Буфер рег. 2

Рег.команд

Д/Ш команд

**Т5 Т6**

ВнутрШД

Буфер данных

L

H

ВнешнШД

Буфер адреса

Рег. признаков

Счетчик команд

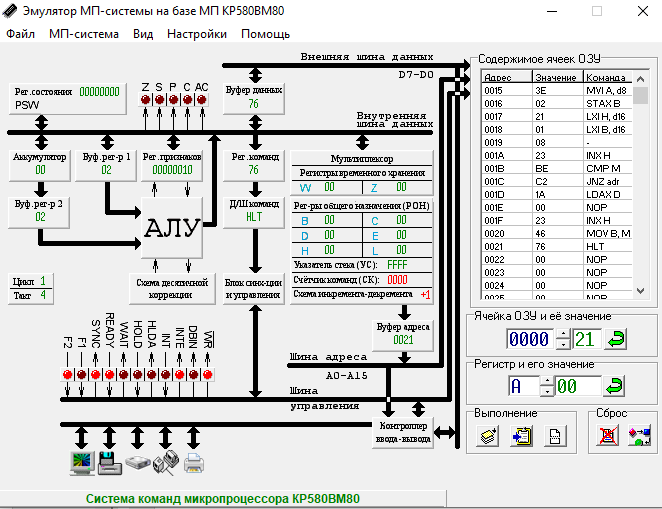
Буфер рег. 2

ША

Буфер рег. 1

+1

АЛУ



Вывод: в ходе данной лабораторной работы научились разрабатывать и осуществлять отладку программы с использованием команд пересылки и сравнения кодов, исследовать командный цикл МП при выполнении команд пересылки и сравнения кодов.

Есть 4 метода адресации:

1. *Непосредственная адресация*

Необходимые данные содержит сама команда. Для 8-разрядных команда двухбайтовая, а для 16-разрядных – двухбайтовая.

1. *Прямая адресация*.

Адрес внешнего устройства или ячейки памяти находится прямо в самой команде. Для устройств ввода-вывода команда будет двухбайтовая, т.к. внешние устройства 8-байтовые. При обращении к памяти команда будет 3-байтовая, т.к. адрес памяти 16-рязрядны.

1. *Регистровая*

При регистровой адресации код команды содержит указание на регистр или пару регистров, в которых содержатся операнды.

1. ***Косвенная***

Адрес операнда определяется обычно парой регистров, указываемых кодом команды (для работу с ОЗУ). Обычно указателем адреса при КА является пара регистров HL, но иногда используются пары AD и DE.